

ESAMI DI STATO PER L'ABILITAZIONE ALLA PROFESSIONE DI INGEGNERE

I SESSIONE 2009

SEZIONE A – SETTORE DELL'INFORMAZIONE

CLASSE **23/S** – INFORMATICA

PROVA DI CLASSE

1 LUGLIO 2009

Si descriva la struttura di base di una gerarchia di memoria e si illustri nei dettagli il funzionamento di una memoria cache indicando in particolare:

- Come vengono gestite le scritture in una cache.
- Come vengono gestiti i fallimenti di accesso alla cache (cache misses).
- Come si misurano le sue prestazioni
- Cosa si intende per associatività in una cache.