

SEZIONE B

Esame di stato per l'abilitazione
all'esercizio della Professione di Ingegnere

Settore dell'Informazione

Prova di Classe: Ingegneria dell'Informazione

Tema n. 1 3 luglio 2002

Il candidato

1. definisca lo schema a blocchi di una periferica standard per microprocessore (p.es. UART, timer);
2. definisca quale tecnologia (ASIC, FPGA, ...) intende utilizzare per il progetto, i criteri economici per scegliere la tecnologia, e i passi principali di progetto;
3. descriva in dettaglio il funzionamento dei blocchi definiti, discutendo anche i criteri e metodi di collaudo che prevede di utilizzare.

Tutte le scelte effettuate devono essere motivate.